



סינופסיס הכריזה על פלטפורמת פיתוח התוכנה החדשה EM ARC DesignWare, במטרה להאיץ פיתוח תוכנה עבור מערכות על גבי שבב המבוססות על סדרת מעבדי ה-EM ARC, המשמשים עבור קשת רחבה של יישומים משובצים בעלי צריכת הספק נמוכה דוגמת יישומי IoT, היתוך חיישנים (Fusion Sensor), ויישומי קול.

פלטפורמת פיתוח התוכנה EM ARC כוללת לוח חומרה מבוסס FPGA עם התקנים היקפיים נפוצים וחבילות נפוצות וניתנות להורדה עבור הפלטפורמה. פלטפורמת הפיתוח נתמכת על ידי ערכת הפיתוח MetaWare של סינופסיס, הכוללת קומפיילר, דיבאגר וספריות שעברו אופטימיזציה עבור ביצועים מקסימליים והיקף קוד מינימלי. בנוסף לכך, פלטפורמת התוכנה הפתוחה embARC מעניקה למפתחים גישה מקוונת לדרייברים של התקנים, דוגמאות וחבילות של תוכנות חנימית ותוכנת קוד פתוח המאפשרת להאיץ את פיתוח התוכנה עבור מערכות המשובצות ומבוססות על מעבדי EM ARC.

"פיתוח של תוכנה משובצת צורך נתח ניכר מתהליך התכנון, כך שפלטפורמה משולבת של חומרה ותוכנה מסייעת לצוותים להאיץ את מאמץ פיתוח המערכות על גבי שבב שלהם ולעמוד בלוחות זמנים קריטיים של הפרויקט", אמר ג'ון קוטר, סגן נשיא לשיווק IP בסינופסיס. "פלטפורמת פיתוח התוכנה החדשה של סינופסיס, EM ARC, מספקת למהנדסי תוכנה פלטפורמה גמישה המשלבת את כל החומרה והתוכנה הנדרשות בכדי להאיץ את הפיתוח של המערכות על גבי שבב שלהם המבוססות על מעבד EM ARC".

{loadposition content-related}