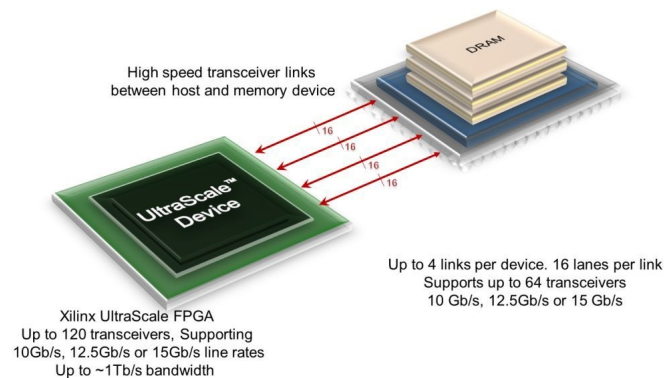


HMC Serial Connectivity



זיילינקס (Xilinx), מפתחת הרכיבים המתיכנתים (FPGA), ו-Computing Pico, החברות בקונסורציום ה-HMC-Cube Memory Hybrid (זיכרונות DRAM עם ממשק טורי מהיר), הכריזו על ממשק ל-HMC- הראשון בתעשייה הפועל בקצב של 15 ג'יגהביט בשנייה, ומתממשק עם כל משפחת הרכיבים המתכנתים ממשפחת UltraScale Programmable Allת של זיילינקס.

רכיבי ה-UltraScale של זיילינקס תומכים ברוחב פס מלא של HMC דרך ארבעת הערוצים שיש לו, הכוללים 64 טרנסיברים (16 לכל ערוץ) ופועלים בקצב של עד 15 ג'יגהביט בשנייה. בקר ה-HMC שפותח בטכנולוגיה ייחודית של Computing Pico, מספק רוחב פס גבוה ונתוני ביצועים יוצאים מהכלל, ברכיב קטן ומודולרי הניתן להרחבה.

הפתרון המשולב מאפשר למהנדסים להתחיל בתכנון HMC בקצב של 15 ג'יגהביט בשנייה, עבור יישומים בתחומים כגון: מחשוב עתיר ביצועים, עיבוד חבילות נתונים, עיבוד צורת הגל ועיבוד של וידאו ותמונות. ה-HMC הוא פתרון של זיכרון עתיר ביצועים המספק רמות חסרות תקדים של רוחב פס, יעילות הספק ואמינות. קונסורציום ה-HMC פיתח את המפרט של טכנולוגיה זו וממשיך לבנות את המערכת האקולוגית כדי לאפשר אימוץ רחב היקף שלה.

"לקוחות יכולים כעת למנף את הרכיבים המתכנתים היחידים בתעשייה של זיילינקס בטכנולוגיה של 20 ננומטר, המגיעים יחדיו עם IP בדוק שמאפשר מימוש של התממשקות ל-HMC בקצב של 15 ג'יגהביט בשנייה", מציינת תמרה שמיטץ, מנהלת בכירה לשיווק טכני של תחומי ההספק והזיכרון בזיילינקס. "רכיבי ה-UltraScale FPGAs, הזמינים כיום בשוק, הם הרכיבים היחידים שמסוגלים לתמוך בכל ארבעה הערוצים שיש ל-HMC ובכך מאפשרים לנצל את מלוא רוחב הפס אל הזיכרון ואליו, עם טרנסיברים נוספים המשמשים מעבר נתונים ובקרה".

בקר ה-HMC של Computing Pico הינו בקר מרובה פרמטרים המסייעים לקונפיגורציית מערכת אופטימלית, במטרה לעמוד במטרות התכנון הייחודיות של כל לקוח. ערוצי ה-HMC מטפלים במספר וברוחב הפורטים הפנימיים, במהירויות השעון, הספק, ביצועים, שטח ופרמטרים נוספים המאפשרים קבלה מדויקת של הביצועים הנדרשים.

{loadposition content-related}