



קסייט טכנולוגיות הציגה פתרונות של ולידציה וניפוי שגיאות (Debug) במערכות המבוססות על פרוטוקולי הזיכרון החדשים DDR5 ו-LPDDR5. השימוש בפתרונות אלו, בצירוף עם פתרון analyzer logic U4164A של קסייט, מאפשר למתכנני ציודי חומרה דוגמת שרתים ארגוניים, מכשירי מובייל וציוד אלחוט לאתר באגים ולבחון מערכות מבוססות DDR5 ו-LPDDR5, כמו גם לוודא ציות לפרוטוקולים החדשים.

האימוץ בתעשייה של סטנדרט 5G Radio New (NR) מחייב הצטיידות בציוד חומרה, דוגמת שרתים ארגוניים ומכשירי מובייל, המסוגלים לאפשר מהירויות מידע גבוהות יותר וביצועים, ובמקביל לתמוך בצריכת חשמל מופחתת. פרוטוקול הזיכרון DDR5 מאפשר העברת מידע ברוחב פס גבוה יותר ושיפור ביצועים שהדור הבא של ציודי החומרה זקוקים לו כדי לתמוך בתסריטי שימוש בטכנולוגיות הדור החמישי. פרוטוקול מופחתת חשמל וצריכת, משופרים ביצועים, פס רחב בגידול לתמוך מובייל למכשירי מאפשר LPDDR5

הפתרונות החדשים של קסייט מספקים למהנדסים הבנה משמעותית על התעבורה של מערכות מבוססות פרוטוקולי DDR5 או LPDDR5 באמצעות תפיסה וניתוח של התעבורה בזמן אמת, כאשר זה נעשה באמצעות איתור אותות בין הפרוססור והזיכרון. קסייט גם מספקת פתרונות מקיפים לבדיקות הדור הבא של שרתי הענן על ידי שימוש בכלים של: Validation Compliance and Analysis DDR5 בשילוב U4164 Logic Analyzer עם DDR5 Interposers. פתרונות אלה משתלבים בתוך משתלבים אלה פתרונות מענה מקיף למחזור החיים של פרוטוקול DDR5, החל משלב התכנון, איתור ותיקון באגים, וידוא ציות לתקנים וסטנדרטים, ועד לבדיקות ייצור של מוצרים בשלים.

קאילאש נאראיאנאן, סגן נשיא בקיסייט ו-GM לתחום ציודי אלחוט ומפעילות טלקום, ציין כי "מכשירים ואפליקציות ענן קריטיות מחייבים טכנולוגיות מבוססות פרוטוקול DDR5 אמינות ובעלות ביצועים גבוהים. פתרונות ה-DDR5 ו-LPDDR5 לבדיקה ותיקון באגים של קיסייט מאפשרים למעצבים ולמתכננים של חומרה ומכשירים להאיץ חדשנות התומכת בדור העתיד של המכשירים, ותסריטי שימוש מרובים בדור החמישי של הסלולר."

{loadposition content-related}